

## **Reading list for Electronics Engineering - Bachelor Project, TSEA56, 2017**

<br>Tomas Svensson/Christian Krysander, projektmodellen LIPS,  
Studentlitteratur  
<br>Sven Eklund, Arbeta i projekt, studentlitteratur  
<br>Stefan Sjöholm/ Lindh, VHDL för konstruktion, Studentlitteratur  
<br>Kort VHDL-introduktion (kompendium)