

Litteraturlista för Elektronik kandidatprojekt, TSEA56, 2017

Tomas Svensson/Christian Krysander, projektmodellen LIPS,
Studentlitteratur

Sven Eklund, Arbeta i projekt, studentlitteratur

Stefan Sjöholm/ Lindh, VHDL för konstruktion, Studentlitteratur

Kort VHDL-introduktion (kompendium)