

## **Litteraturlista för VLSI-konstruktion, CDIO, TSEK06, 2018**

Jan M. Rabaey, Anantha Chandrakasan, Borivoje Nikolic, "Digital Integrated Circuits", Prentice Hall, Second Edition (International edition), ISBN 0-13-120764-4  
Kompendium om projektmodellen LIPS (köps på Bokakademin).